PATENT ABSTRACTS OF JAPAN

(1.1)Publication-number :- - - -

2001-203464

(43) Date of publication of application: 27.07.2001

(51)Int.Cl.

H05K 3/46 1/09

HO5K H05K 3/42

// CO8K 7/04

CO8L101/00

(21)Application number : 2000-014153

(71)Applicant: HITACHI CHEM CO LTD

(22)Date of filing:

20.01.2000

(72)Inventor: URASAKI NAOYUKI

TAKAI KENJI

ΙΤΟ ΤΟΥΟΚΙ

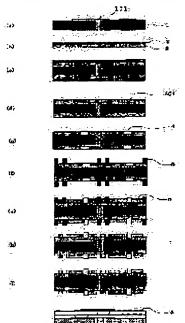
ARIGA SHIGEHARU NAKASO AKISHI

(54) BUILDUP MULTILAYER PRINTED WIRING BOARD AND ITS MANUFACTURING METHOD

(57) Abstract:

PROBLEM TO BE SOLVED: To provide a multilayer printed wiring board in which a process can be simplified, where the formation property of a fine interconnection is superior and in which there is no dredge from electroless nickel/gold plating operation, whose productivity is superior, and which is suitable for the fine interconnection, and to provide its manufacturing method.

SOLUTION: In the buildup multilayer printed wearing board, a plated resist is formed on substrate copper, a pattern plating operation is performed, the plated resist is stripped, the substrate copper is removed, a circuit is formed, and the electroless nickel/gold plating operation is executed. As the substrate copper, a composite metal foil which has an intermediate layer between carrier copper and substrate copper is used.



Best Available Cop

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開200i-203464

(P2001 - 203464A)

(43)公開日 平成13年7月27日(2001.7.27)

(51) Int.Cl.7		識別記号		FΙ			Ť	-マコード(参考)
H05K	3/46			H05K	3/46		S	4E351
							В	4 J 0 0 2
							T	5 E 3 1 7
	1/09				1/09		С	5 E 3 4 6
	3/42	620			3/42		620B	
			審査請求 未	請求 請求	項の数7	OL	(全 9 頁)	最終頁に続く

日立化成工業株式会社

(22) 出顧日 平成12年1月20日(2000.1.20) 東京都新宿区西新宿2 「目1番1号

(72)発明者 浦崎 直之 茨城県下館市大字小川1500番地 日立化成

AND THE PARTY OF THE

工業株式会社総合研究所内

(72)発明者 高井 健次

(71)出願人 000004455

茨城県下館市大字小川1500番地 日立化成

工業株式会社総合研究所内

(74)代理人 100071559

弁理士 若林 邦彦

最終頁に続く

(54) 【発明の名称】 ビルドアップ多層プリント配線板及びその製造方法

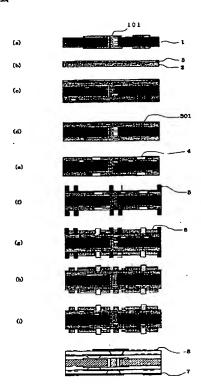
特願2000-14153(P2000-14153)

(57)【要約】

(21)出願番号

【課題】工程の簡略化が図れ、微細配線の形成性に優れ、無電解ニッケル/金めっきのふりがなく、生産性に優れ、微細配線に適した多層プリント配線板とその製造方法を提供すること。

【解決手段】下地銅上にめっきレジストを形成しパターンめっきを行い、めっきレジストを剥離した後下地銅を除去して回路を形成した後無電解ニッケル金めっきを施すことからなるビルドアップ多層プリント配線板において、下地銅としてキャリア銅と下地銅の間に中間層を有する複合金属箔を使用することを特徴とする。



【特許請求の範囲】

【請求項1】下地銅上にめっきレジストを形成しパターンめっきを行い、めっきレジストを剥離した後下地銅を除去して回路を形成した後無電解ニッケル金めっきを施すことからなるビルドアップ多層プリント配線板において、下地銅としてキャリア銅と下地銅の間に中間層を有する複合金属箔を使用することを特徴とするビルドアップ多層プリント配線板。

【請求項2】複合金属箔が、キャリア銅の厚さが70~ 12μ m、下地銅の厚さが1.0~ 0.1μ m、中間層が1.0~ 0.04μ mの金属箔である請求項1に記載のビルドアップ多層プリント配線板。

【請求項3】中間層がニッケルーリン合金層である請求項1または2に記載のビルドアップ多層プリント配線板。

【請求項4】以下の工程を、この順に行うことを特徴と する多層プリント配線板の製造方法。

a1 熱硬化性樹脂ワニスに電気絶縁性セラミック系ウィスカを配合し、均一に分散させた後、樹脂との接着に適した粗さを有する1~9μmの厚さの下地銅層と、全体としての金属層として取り扱いに十分な強度を有する厚さ10~150μmのキャリア銅層と、その2層の中間に設けられた厚さが0.04~1.5μmのニッケルーリン合金層からなる複合金属箔の下地銅層の粗化面に塗布し、加熱半硬化させ、熱硬化性樹脂層を形成し、予めめっきスルーホールと第1の導体回路を形成した内層板の上に、前記熱硬化性樹脂層を重ね、加熱加圧して積層一体化する工程。

- a2 キャリア層のみを除去する工程。
- a3 ニッケルーリン合金層のみを除去する工程。
- b IVHを形成するための穴の形状にレーザ光を照射することにより、前記内層板の回路導体が露出するまで除去して、バイアホールとする工程。
- c バイアホール壁面の前記硬化した熱硬化性樹脂層 を、粗化剤を用いて粗化する工程。
- d 前記内層回路導体と前記銅箔とを電気的に接続する ために、無電解銅めっきを行う工程。
- e 前記銅箔上にめっきレジストを形成し、該めっきレジストで形成されたスペース部に電気銅めっきを施し、第2の導体回路を形成する工程。
- f 前記めっきレジストを除去する工程。
- g 下地銅めっきを除去する工程。
- h 導体回路表面に凹凸を形成し、層間の接着力を高める工程。
- i aからhでの工程を必要な回数繰り返すことにより ビルドアップ層を形成する工程。
- j ソルダーレジストを形成する工程。
- k 無電解ニッケル・金めっきを施す工程。

【請求項5】工程 a 1 代えて、工程 a 4 として充填材を含まないフイルムを使用して積層一体化する請求項 4 に

記載のビルドアップ多層プリント配線板の製造方法。

【請求項6】熱硬化性樹脂の樹脂フローが500μm以上あり、熱硬化性樹脂層の半硬化後の厚さが25~100μmの範囲である請求項4又は5に記載のビルドアップ多層プリント配線板の製造方法。

【請求項7】熱硬化性樹脂に配合する電気絶縁性セラミック系ウィスカの配合量が、5~50容積%である請求項4乃至6のいずれかに記載の多層プリント配線板の製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、ビルドアップ多層 プリント配線板及びその製造方法に関する。

【従来の技術】

【0002】近年、電子機器の小型化、軽量化、多機能 化が一段と進み、これに伴い、LSIやチップ部品等の 高集積化が進展し、その形態も多ピン化、小型化へと急 速に変化している。このため、多層プリント配線板に は、電子部品の実装密度を向上するために、配線パター ンの高密度化が一層求められるようになった。これらの 要望を満たすために、層間の薄型化、配線の微細化、層 間接続穴の小径化が行われ、また、隣接する層間の導体 のみを接続するインタースティシャルバイアボール(以 下、IVHという。)や、ベリードバイアボール(以下、 BVHという。)が用いられるようになり、このIVH やBVHも更に小径化されつつある。配線の多層化に は、通常、複数の回路層と該間の層間絶縁層をまとめて 重ね、加熱加圧して積層一体化し、必要な箇所に穴をあ け接続する多層配線板と、回路を形成した上に層間絶縁 層を形成し、その上に更に回路を形成し、必要な箇所に 穴を設け、というように回路層と絶縁層とを順次形成す るビルドアップ多層配線板とがある。ビルドアップ多層 配線板の一例を示すと、めっきスルーホールと内層回路 とが形成された内層回路板のスルーホールに、シルクス クリーン印刷法などによって熱硬化性樹脂を穴が塞がる ように埋め、加熱して硬化した後、穴からはみ出した樹 脂を研磨などにより除去し、熱硬化性の樹脂を塗布し、 加熱硬化して絶縁層を形成し、その絶縁層の一部を選択 的に除去することによって層間接続用の穴を設け、無電 解めっきなどによってその層間接続用の穴内壁の金属化 を行った後、基板表面にめっきレジストを形成しパター ン電気めっき後めっきレジストを剥離しクイックエッチ ングにより下地銅めっきをエッチングすることにより回 路を形成する。この回路を形成したものを内層回路板と すれば、上記と同様の操作によりさらに1層の絶縁層及 び回路層の形成ができ、これを繰り返すことによって、 必要とする多層回路が形成できる。

[0003]

【発明が解決しようとする課題】このようなビルドアップ多層配線板は、回路を形成するために下地銅めっきを

エッチングした後、表面処理の無電解ニッケル/金めっきのふり抑制及びイオンマイグレーション性向上のため、無電解銅めっきの触媒であるパラジウムを除去する必要がある。しかし、パラジウムの剥離剤や過マンガン酸の粗化剤を用いた場合、配線の細りや配線の剥離などが発生する不具合のため、歩留まりの低下をまねいていた。本発明は、工程の簡略化が図れ、微細配線の形成性に優れ、無電解ニッケル/金めっきのふりがなく、生産性に優れ、微細配線に適した多層プリント配線板とその製造方法を提供することを目的とする。

[0004]

【課題を解決するための手段】すなわち本発明は、下地銅上にめっきレジストを形成しパターンめっきを行い、めっきレジストを剥離した後下地銅を除去して回路を形成した後無電解ニッケル金めっきを施すことからなるビルドアップ多層プリント配線板において、下地銅と下地銅の間に中間層を有する複合金属箔を使用することを特徴とするビルドアップ多層プリント配線板に関する。本発明のビルドアップ多層プリント配線板に関する。本発明のビルドアップ多層プリント配線板に関する。本発明のビルドアップ多層プリント配線板に対いて、内層基板にイアホールが形成された絶縁層と導体回路が積層とにバイアホールが形成された絶縁層と導体回路が積層されたビルドアップ多層プリント配線板において、内層基板のスルーホールがビルドアップ層と同一の絶縁樹脂で充填されており、キャリア銅と下地銅の間に中間層を有する複合金属箔を使用することを特徴とする。

【0005】また、このようなビルドアップ多層プリント配線板を、以下の工程を、この順序に行って製造することを特徴とする。

a1 熱硬化性樹脂ワニスに電気絶縁性セラミック系ウィスカを配合し、均一に分散させた後、樹脂との接着に適した粗さを有する0.1~1.0μmの厚さの下地銅層と、全体としての金属層として取り扱いに十分な強度を有する厚さ10~150μmのキャリア銅層と、その2層の中間に設けられた厚さが0.04~1.5μmのニッケルーリン合金層からなる複合金属箔の下地銅層の粗化面に塗布し、加熱半硬化させ、熱硬化性樹脂層を形成し、予めめっきスルーホールと第1の導体回路を形成した内層板の上に、前記熱硬化性樹脂層を重ね、加熱加圧して積層一体化する工程。

- a 2 キャリア層のみを除去する工程。
- a3 ニッケルーリン合金層のみを除去する工程。
- b IVHを形成するための穴の形状にレーザ光を照射 することにより、前記内層板の回路導体が露出するまで 除去して、バイアホールとする工程。
- c バイアホール壁面の前記硬化した熱硬化性樹脂層 を、粗化剤を用いて粗化する工程。
- d 前記内層回路導体と前記銅箔とを電気的に接続する ために、無電解銅めっきを行う工程。
- e 前記銅箔上にめっきレジストを形成し、該めっきレジストで形成されたスペース部に電気銅めっきを施し、

第2の導体回路を形成する工程。

- f 前記めっきレジストを除去する工程。
- g 下地銅めっきを除去する工程。
- h 導体回路表面に凹凸を形成し、層間の接着力を高める工程。
- i aかられでの工程を必要な回数繰り返すことにより ビルドアップ層を形成する工程。
- j ソルダーレジストを形成する工程。
- k 無電解ニッケル・金めっきを施す工程。

[0006]

【発明の実施の形態】(熱硬化性樹脂)本発明の熱硬化性 樹脂には、種々のものが使用でき、従来においてガラス 布に含浸して使用していた樹脂、例えば、分子量が3 0,000を超えない樹脂であって、エポキシ樹脂、ビ ストリアジン樹脂、ポリイミド樹脂、フェノール樹脂、 メラミン樹脂、珪素樹脂、不飽和ポリエステル樹脂、シ アン酸エステル樹脂、イソシアネート樹脂、またはこれ らの変性樹脂などがある。中でも、エポキシ樹脂、ビス トリアジン樹脂及びポリイミド樹脂は、Tg 弾性率、 硬度が高く好ましい。エポキシ樹脂としては、ビスフェ ノールF型エポキシ樹脂、ビスフェノールS型エポキシ 樹脂、フェノールノボラック型エポキシ樹脂、クレゾー ルノボラック型エポキシ樹脂、ビスフェノールAノボラ ック型エポキシ樹脂、サリチルアルデヒドノボラック型 エポキシ樹脂、ビスフェノールFノボラック型エポキシ 樹脂、脂環式エポキシ樹脂、グリシジルエステル型エポ キシ樹脂、グリシジアルアミン型エポキシ樹脂、ヒダン トイン型エポキシ樹脂、イソシアヌレート型エポキシ樹 脂、脂肪族環状エポキシ樹脂ならびにこれらのハロゲン 化物、水素添加物から選択されたものを使用でき、併用 することもできる。中でも、ビスフェノールAノボラッ ク型エポキシ樹脂とサリチルアルデヒドノボラック型エ ポキシ樹脂は、耐熱性に優れ好ましい。

【0007】(電気絶縁性セラミック系ウィスカ)本発明 に使用する電気絶縁性セラミック系ウィスカには、弾性 率が200MPa以上必要であり、200MPa未満で は剛性が不足し板厚が薄い場合、チップ搭載後のそりが 大きくマザーボードへの実装性が低下する。このような 電気絶縁性セラミック系ウィスカには、例えば、ほう酸 アルミニウム、ウォラスナイト、チタン酸カリウム、塩 基性硫酸マグネシウム、窒化珪素、及びαーアルミナの 中から選択して用いることができる。中でも、ほう酸ア ルミニウムとチタン酸カリウムは、モース硬度が従来の Eガラスと同程度であり、従来のプリプレグと同等のワ イヤボンディング性が得られ、さらに、ほう酸アルミニ ウムは、弾性率が400MPaと高い上に、ワニスと混 合しやすく好ましい。この電気絶縁性セラミック系ウィ スカの形状としては、平均直径が0.3~3μm、平均 長さが平均直径の5倍以上であることが必要である。平 均直径が0.3μm未満であると、樹脂ワニスへの混合

が困難となり、3μmを超えると、樹脂への分散が十分 でなく、塗布した表面の凹凸が大きくなり、好ましくな い。この平均直径は、0.3~1 μmの範囲がより好ま しい。平均長さが、5倍未満であると、樹脂の剛性が得 られず、さらには20倍以上であることがより好まし い。また、上限として、30μm以下であることが好ま しく、この数値は、内層回路の回路間隔より小さいこと が必要であり、現状では内層回路間隔が30μm未満の ものが無いためである。この平均長さが、内層回路の間 隔を超えると、両回路に接触した場合に、電気絶縁性セ ラミック系ウィスカに沿って銅のイオンマイグレーショ ンが起こり易く、回路が短絡する可能性が高いので好ま しくない。この電気絶縁性セラミック系ウィスカと熱硬 化性樹脂との濡れ性を高めるために、電気絶縁性セラミ ック系ウィスカの表面をカップリング剤で処理したもの を用いることが好ましく、このようなカップリング剤に は、シリコン系カップリング剤、チタン系カップリング 剤、アルミニウム系カップリング剤、ジルコニウム系カ ップリング剤、ジルコアルミニウム系カップリング剤、 クロム系カップリング剤、ボロン系カップリング剤、リ ン系カップリング剤、アミノ系カップリング剤などから 選択して使用できる。

【0008】(硬化剤)本発明の熱硬化性樹脂に用いる硬化剤には、上記した樹脂に用いる硬化剤であればどのようなものでも使用でき、例えば、樹脂にエポキシ樹脂を用いる場合には、ジシアンジアミド、ビスフェノールA、ビスフェノールF、ポリビニルフェノール樹脂、ノボラック樹脂、ビスフェノールAノボラック樹脂が耐熱性に優れ好ましい。この硬化剤の前記熱硬化性樹脂に対する配合比は、前記熱硬化性樹脂100重量部に対して、2~100重量部の範囲が好ましく、ジシアンジアミドであれば、2~5重量部、それ以外の上記硬化剤であれば、30~80重量部の範囲が好ましい。2重量部未満であると硬化不足となり、耐熱性が低下し、100重量部を超えると、電気特性や耐熱性が低下する。

【0009】(硬化促進剤)本発明の熱硬化性樹脂と硬化剤には、さらに、硬化促進剤を用いることが望ましく、熱硬化性樹脂がエポキシ樹脂の場合には、硬化促進剤には、イミダゾール化合物、有機リン化合物、第3級アミン、第4級アンモニウム塩などを使用することができる。この硬化促進剤の配合比は、前記熱硬化性樹脂100重量部に対し、0.01~20重量部の範囲が好ましく、0.1~1.0重量部の範囲がより好ましい。0.01重量部未満であると、硬化不足となり耐熱性が低下し、20重量部を超えると、Bステージの寿命が短くなり耐熱性が低下する。

【0010】(希釈剤)上記熱硬化性樹脂、電気絶縁性セラミック系ウィスカ、硬化剤、硬化促進剤は、溶剤に希釈して用いる。この溶剤には、アセトン、メチルエチルケトン、トルエン、キシレン、メチルイソブチレン、酢

酸エチル、エチレングリコールモノメチルエーテル、メタノール、N,Nージメチルホルムアミド、N,Nージメチルアセトアミド等が使用できる。この希釈剤の上記熱硬化性樹脂に対する配合比は、上記熱硬化性樹脂100重量部に対し、1~200重量部の範囲が好ましく、30~100重量部の範囲がより好ましい。1重量部未満であると、粘度が高くなり塗りムラができやすく、200重量部を超えると、粘度が低くなりすぎ必要な厚さにまで塗布することができない。

【0011】(熱硬化性樹脂と電気絶縁性セラミック系ウィスカの割合)熱硬化性樹脂と電気絶縁性セラミック系ウィスカの割合は、硬化した熱硬化性樹脂の中で電気絶縁性セラミック系ウィスカが、5~50容積%となるように調整することが必要である。さらには、20~40容積%であることがより好ましい。5容積%未満であると、熱硬化性樹脂のフィルム形成能が小さく、切断時に飛散する等、取り扱いが困難であり、剛性も低く、チップ実装後の基板のそりが大きくなり実装性が低下する。50容積%を超えると、前記工程a1において、加熱加圧成型時に、内層回路板の穴や回路間隔への埋め込みが不十分で、成形後にボイドやかすれを生じ、絶縁性が低下する。

【0012】(工程a1)この工程において、銅箔に、 熱硬化性樹脂と電気絶縁性セラミック系ウィスカを塗布 するには、上記熱硬化性樹脂、硬化剤、硬化促進剤、及 び希釈剤を混合した溶液(以下、熱硬化性樹脂ワニスと いう)に、電気絶縁性セラミック系ウィスカを均一に混 合したワニスを塗布し、加熱して、半硬化させるもので あり、ブレードコータ、ロッドコータ、ナイフコータ、 スクイズコータ、リバースロールコータ、あるいはトラ ンスファロールコータ等、銅箔と平行な方向にせん断力 を負荷できるか、あるいは銅箔の面に垂直な方向に、圧 縮力を負荷できる塗布方法を選択することが好ましい。 この熱硬化性樹脂ワニスの樹脂フローは、500μm以 上あり、熱硬化性樹脂層の半硬化後の厚さが、25~1 O O μmの範囲であることが好ましい。この樹脂フロー とは、樹脂の厚さが50µmの銅箔付きプリプレグに3 Omm角の穴をあけ、銅張り積層板の銅箔面に樹脂が接 触するように重ね、170℃、2.5MPaで60分 間、加熱加圧して積層接着したときに、30mm角の穴 の縁から銅箔表面に流れ出した樹脂の最小距離である。 この樹脂フローは、500μmから10mmの範囲に調 節することが好ましく、500μm未満であると、内層 銅箔の埋め込み性が小さく表面に凹凸を生じ、10mm を超えると積層後の端部の厚さが薄く絶縁性が低下す

【0013】(工程a2, a3) この工程は、薄い銅箔を扱う場合に、物理的に剥離可能なキャリアでは、取り扱いの工程で、銅箔表面に傷の発生や異物の付着が起こることもあり、これを防ぐために、密着度の高い複合金

属箔を用い、キャリアの除去に、回路導体と異なる化学的除去条件を有する金属を用いるものである。ところで、このような金属層は、厚くすると経済的でなく、また、工程も長くなるので、エッチングを止めたい位置に、中間層を用いるものである。また、キャリア銅層のみをエッチング除去する溶液としては、塩素イオンとアンモニウムイオンと銅イオンを含む溶液(以下、アルカリエッチャントという)を用いる。処理方法は、浸漬、噴霧などの溶液に接触させることによって行う。さらに、ニッケルーリン合金のみを除去する工程では、硝酸と過酸化水素を主成分とする液に、添加剤としてカルボキシル基を有する有機酸、環構成員として、一NHー、一N=の形で窒素を含む複素環式化合物を配合した水溶液に浸漬するか、あるいはそのような水溶液を噴霧して行う。

【0014】(工程a4)この工程a4は、上記工程a1に代えて用いることができるものであり、工程a1 おいて扱う絶縁性樹脂が単独でフイルム状となるものであればどのようなものでも良く、エポキシ樹脂、ポリアミドイミド樹脂、シアネートエステル樹脂、ポリアミドイミド樹脂、ビスマレイミドトリアジン樹脂等はTgや弾性率、硬度が高く好ましい。

【0015】(工程b)この工程では、レーザ光を照射 して下地銅層と樹脂を同時に、内層板の銅箔が露出する まで除去しバイアホールを形成する工程である。この工 程において使用できるレーザーは、炭酸ガスレーザ、Y AGレーザ、エキシマレーザ等があり、生産性の点から 炭酸ガスレーザが好ましい。このときのレーザ光の照射 条件は、時間が短く、出力の大きなパルス状の発振をす るものが好ましく、例えば、1パルスの幅が $1\sim40\mu$ 秒、パルス繰り返し周波数が150~10,000H z、繰り返しパルス数が1~10パルスの条件で、出力 の大きさが、2~5パルスの範囲で、穴加工できる出力 の出せるレーザ発振器が、発振、制御が容易となり好ま しい。この出力は、エネルギー密度にして、15~40 J/c m²の範囲である。時間当たりの出力が、上記範囲 未満であると、樹脂層を蒸発、発散することができず、 上記範囲を超えると、必要以上の穴径となり制御が困難 で、一旦蒸発した樹脂が炭化して付着することもあり、 付着した炭化物の除去を行わなければならない。下地銅 層の厚さは $0.1\sim1\mu$ m以下の範囲がよく、レーザの 加工性、パターンめっきの膜厚均一性、クイックエッチ ングによる配線形成性等の点から0.3~0.6μmの範 囲が好ましい。

【0016】(工程c)この工程で用いる粗化剤は、樹脂を膨潤、溶解するものであればどのようなものでも使用でき、通常は、アルカリ過マンガン酸水溶液を使用することが好ましい。

【0017】(工程d) この工程で行う無電解銅めっきは、通常の配線板のスルーホルめっきと同様の技術を用

いる。すなわち、パラジウム等のめっきの核になる物質を、前記粗化した樹脂層に付着させ、イオン化しためっき金属と、めっき金属の錯化剤と、そのめっき金属の還元剤とを有する無電解めっき液に接触させ、壁全体にめっき金属を析出させる。このように、めっきを行うと、外層の銅箔と、IVHの壁面と、内層板の回路導体とを電気的に接続することができる。この工程で行う無電解 飼めっきは、内層回路と基板表面を電気的に接続できる厚さであればよく、1μm未満とすることが好ましく、更に好ましくは0.3から0.5μmがよい。

【0018】(工程e)この工程では、前記無電解めっきを1μm未満施した基板に感光性ドライフィルムフォトレジストをラミネートし、回路のスペースとなる部分に紫外線を照射し回路部分にある樹脂を現像液を用いて除去する。この工程で行う電気めっきは、通常の電気めっきの技術を使うことができ、めっき液としてはシアン化銅めっき、ほう弗化銅めっき、ピロ燐酸銅めっき、硫酸銅めっき等があり安全性、浴管理の容易な硫酸銅めっきが好ましい。

【0019】(工程f)この工程では、一般的な剥離液である苛性ソーダやモノエタノールアミン等の剥離液が使用でき、なかでも浸透性の高いモノエタノールアミンが好ましい。

【0020】(工程g) この工程における下地銅及び導体回路の表面処理液としては、種々のものが使用できるが、エッチング速度の遅い酸系のエッチング液が好ましい。

【0021】(工程h) この工程における下地銅及び導体回路の表面処理液としては、種々のものが使用できるが、エッチング速度の遅い硫酸・過酸化水素系、有機酸系、硝酸系のエッチング液が好ましい。

【0022】(工程i) aからhでの工程を繰り返すことによりビルドアップ層を形成する工程。

【0023】(工程j) この工程におけるソルダーレジストとしては、一般的な熱硬化性及び感光性のフォトソルダーレジストを使用することができるが、微細なパターンを形成できることからフォトソルダーレジストが好ましい。

【0024】(工程k) この工程における無電解ニッケル・金めっきには、市販のものが適用できる。以下、本発明を実施例に基づき詳細に説明するが本発明はこれに限定されるものではない。

[0025]

【実施例】実施例1

工程a1

図1(a)に示すように、厚さ0.4mmのガラス布ーエポキシ樹脂含浸両面銅張り積層板であるMCL-E-679(日立化成工業(株)製、商品名)を使用し、穴あけ、無電解銅めっきを行い、スルーホール101に穴埋め材として熱硬化性樹脂M-650TH(アサヒ科研製、商品

名)を印刷穴埋めし加熱硬化させ通常のサブトラクト法によって穴埋めしたスルーホール101を有する内層回路板1を作製した。次に、図1(b)に示すように、厚さ 0.5μ mの下地銅層/厚さ 0.2μ mのニッケルーリン合金層/厚さ 15μ mのキャリア銅層からなる複合金属箔3の下地銅層の面に、下記の組成の熱硬化性樹脂ワニスに対して、30容積%のほう酸アルミニウムウィスカを混合、撹拌し、ナイフコータで塗布し、150℃で10分間乾燥して、半硬化させた厚さ 50μ mの熱硬化性樹脂2を有する銅箔付き接着フィルムを作製した。

【0026】(熱硬化性樹脂ワニスの組成)

- ・ビスフェノールAノボラック型エポキシ樹脂(エポキシ当量: 200) 100重量部
- ・ビスフェノールAノボラック樹脂(水酸基当量:106)60重量部
- · 2-エチル-4-メチルイミダゾール(硬化剤) O.5 重量部
- ・メチルエチルケトン(希釈剤) 100重量部 このようにして作製した内層板1と銅箔付き接着フイル ムとを、内層板1の両面の回路導体と接着フィルムの熱 硬化性樹脂層2とが接するように重ね、170℃で、6 0分間、2.5MPaの圧力で、加熱加圧して積層一体 化した。この条件による樹脂フローは3mmであった。 【0027】工程a2

キャリア銅層のみを、以下のアルカリエッチャントでエッチング除去した。

(アルカリエッチャント組成)

·Cucl		•	•	•	•	•	٠	•	٠	•	•		1	7	58	/ 1	
$\cdot NH_4OH$	•	-	-	•	•	•	•		•		•		1	5	4 g	/ 1	
$\cdot NH_4c1$		-	•	•	•	•		•		•	•	•	2	3	6 g	/1	
液温:50℃	;																
	•		-														

【0028】工程a3

ニッケルーリン合金層のみを以下のエッチング液で、エッチング除去した。(エッチング液組成)

·硝酸·		•									2
0.0g/1											

・過酸化水素水(35%)・・・・・・・・1

Om1/1 ・カルボキシル基を含む有機酸(DL-リンゴ酸)・・・1 OOg/1

・ベンゾトリアゾール・・・・・・5 g 1

【0029】工程b

前記硬化した熱硬化性樹脂層を、炭酸ガスレーザー光によって、エネルギー密度 $20~\mathrm{J/c}~\mathrm{m}^2$ 、発振時間 $5~\mu$ 秒、発振周波数 $5~\mathrm{O}~\mathrm{Hz}$ 、4パルスの条件で、照射することにより、前記内層板の回路導体が露出するまで除去して、 $I~\mathrm{VH}~\mathrm{4}~\mathrm{e}$ 形成した。(図 $1~\mathrm{e}$)

【0030】工程c

前記硬化した熱硬化性樹脂層の基板表面とIVH壁面

を、粗化剤である7%のアルカリ過マンガン酸水溶液を用いて、液温70℃、時間10分間の条件で粗化した。 【0031】工程d

前記粗化を施した基板の表面及びバイアホール壁面に無電解銅めっき触媒付与処理液であるHS-202B(日立化成工業(株)製、商品名)に、室温で10分間基板を接触させ基板表面及びバイアホール壁面に触媒を付与した。前記触媒を付与した基板の表面およびバイアホールの壁面に、無電解銅めっき液であるCUST-201(日立化成工業(株)製、商品名)に、基板を浸漬し下地銅層を0.3μm行った。めっき膜厚の測定は、SFT8000(セイコー電子製、商品名)を使用した。(図1f)

【0032】工程e

前記銅表面に、ドライフィルムフォテックRY3025 (日立化成工業 (株) 製、商品名)を使用し、間隙となる部分にめっきレジストラを形成した。前記めっきレジストを形成した基板を、硫酸銅めっき液を用いて導体回路の厚さが15μmとなるようにパターン電気めっき6を行った。(図1g)

【0033】工程f

前記電気めっきを行った基板を、剥離液RS-2000 (アトテツク製、商品名)を用いて、50℃、スプレー圧 0.2MPa、1分間の条件で一般的なスプレー式剥離 機を用いてめっきレジストを剥離した。(図1h)

【0034】工程度

下地銅のエッチング液として、コブラエッチ(荏原電産製、商品名)を用いて、30℃、スプレー圧0.2MPa、1分間の条件で一般的なスプレー式エッチング機を用いて下地銅を除去した。(図1i)

【0035】工程h

導体回路の表面に凹凸を形成する液として、CZ-8100(メック(株)製、商品名)を用いて下地銅と導体回路表面の粗化を同時に行った。エッチング量は、3μmの設定で行った。

【0036】工程i

工程aから工程hでを繰り返し、2段ビルドアップ基板を作製する工程。

【0037】工程;

前記2段ビルドアップ基板表面にソルダーレジストSR-7000を印刷し、80℃、20分間乾燥した後、開口部となる部分に紫外光をさえぎるようにパターンを作製したフォトマスクを位置合わせし、450mJ/cm²の露光量で露光した後、炭酸ナトリウム1.5%溶液でスプレー圧0.2MPaで現像し、後露光1J/cm²、後加熱150℃、60分を行いソルダーレジストを形成した。

【0038】工程k

以下の工程を用いて無電解ニッケル金めっきを行った。

·脱脂処理: Z-200((株) ワールドメタル社製、商

品名)に、50℃で、1分間浸漬処理する。

- ・水洗:室温で、2分間、流水で洗浄する。
- ・ソフトエッチング:1008/1過硫酸アンモニウムに、室温で、1分間浸漬処理する。
- ・水洗:室温で、2分間、流水で洗浄する。
- ・酸洗処理:10%硫酸に、室温で、1分間浸漬処理する。
- ・水洗:室温で、2分間、流水で洗浄する。
- ・活性化:無電解めっき用触媒溶液SA-100(日立化成工業(株)製、商品名)に、室温で、5分間浸漬処理する。
- ・水洗:室温で、2分間、流水で洗浄する。
- ・無電解ニッケルめっき:無電解ニッケルめっき液であるNIPS-100(日立化成工業(株)製、商品名)に85℃で、20分間浸漬処理する。この無電解ニッケルめっき皮膜の析出形態は層状であった。
- ・水洗:室温で、2分間、流水で洗浄する。
- ・無電解金めっき:無電解金めっきであるHGS-50 0(日立化成工業(株)製、商品名)に、85℃で、5分間浸漬処理する。

・水洗:室温で、2分間、流水で洗浄する。

【0039】実施例2

熱硬化性樹脂ワニスに対して、10容積%のほう酸アルミニウムウィスカを配合した以外は、全て実施例1と同様に行った。

実施例3

工程a1に代えて単独でフイルム状となる熱硬化性樹脂としてMCF-7000LX(日立化成工業(株)製、商品名)を使用した以外は、実施例1と同様にして作製した。

【0040】比較例1

工程a1で使用した樹脂付き複合金属箔に代えて、アルカリ過マンガン酸に粗化性のあるエポキシ樹脂を用いてラミネートした以外は実施例1と同様にして作製した。 比較例2

工程a1で使用した複合金属箔に代えて、5μmキャリア付き銅箔を使用した以外は、施例1と同様にして作製した。実施例及び比較例における結果を表1に示す。

[0041]

【表1】

項目	微細配線形成性	ニッケルめっきふり
実施例1	0	0
実施例2	0	0
実施例3	0	0
比較例1	0	×
比較例2	×	0

微細配線形成性:○;L/S=30 μm/30 μm形成可

 Δ ; L/S=40 μ m/40 μ m形成可

×; L/S=50 μm/50 μm以上形成可

ニッケルめっきふり:〇;めっきふりなし

△;めっきふり若干有り

×;めっきふり多数有り

[0042]

【発明の効果】以上詳細に説明したとおり、本発明によれば、配線の微細化、無電解ニッケルめっきのふりのない、また、IVH,BVHの小径化に優れ、かつ強度に優れ、接続信頼性に優れ、生産性に優れた多層プリント配線板及びその製造方法を提供することができる。

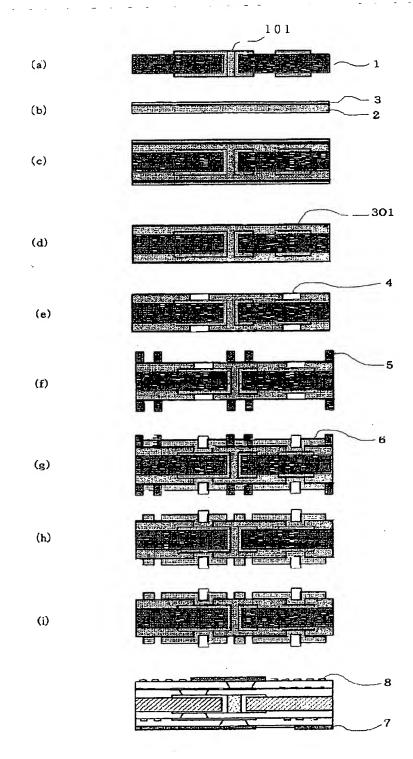
【図面の簡単な説明】

【図1】(a)~(i) は、本発明の一実施例を説明するための各工程を示す断面図。

【符号の説明】

- 1.内層板
- 2.電気絶縁性セラミック含有絶縁樹脂層
- 3. 複合金属箔
- 4.バイアホール
- 5.めっきレジスト
- 6.パターン銅めっき
- 7.ソルダーレジスト
- 8.無電解ニッケル・金めっき
- 101.スルーホール
- 301.下地銅

[図1]



フロントページの続き

(51) Int. Cl. 7

- 識別記号

F I C O 8 K 7/04 C O 8 L 101/00 (参考)

// C08K 7/04 C08L 101/00

(72)発明者 伊藤 豊樹

茨城県下館市大字小川1500番地 日立化成

工業株式会社総合研究所内

(72)発明者 有家 茂晴

茨城県下館市大字小川1500番地 日立化成

工業株式会社総合研究所内

(72)発明者 中祖 昭士

茨城県下館市大字小川1500番地 日立化成

工業株式会社総合研究所内

Fターム(参考) 4E351 AA01 AA03 AA04 BB30 BB33

BB35 BB38 BB49 CC06 CC07

CC19 DD04 DD19 DD21 DD54

GG01 GG20

4J002 AA021 CC031 CC181 CD021

CD051 CD061 CD131 CD141

CF211 CM021 CM041 CP031

DE146 DE186 DG046 DJ006

DK006 FA026 FB076 FB086

FD016 FD126 FD140 FD150

FD200 GQ01

5E317 AA24 BB02 BB03 BB12 BB15

BB18 CC32 CC33 CC52 CD05

CD13 CD15 CD18 CD25 CD27

CD32 GG03 GG14 GG16

5E346 AA05 AA06 AA12 AA15 AA17

AA32 AA43 BB01 BB15 CC02

CC08 CC17 CC32 CC37 CC38

CC41 CC43 DD02 DD12 DD23

DD25 DD33 DD47 EE31 EE38

FF01 FF07 FF15 GG01 GG15

GG17 GG22 GG27 GG28 HH26

HH33

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

ADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.